

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Гаранин Максим Александрович
Должность: Ректор
Дата подписания: 17.03.2026 15:57:53
Уникальный программный ключ:
7708e3a47e66a8ee02711b298d7c78bd1e40bf88

ФЕДЕРАЛЬНОЕ АГЕНТСТВО ЖЕЛЕЗНОДОРОЖНОГО ТРАНСПОРТА
ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ ОБРАЗОВАТЕЛЬНОЕ УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ
«ПРИВОЛЖСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ ПУТЕЙ СООБЩЕНИЯ»

Теория дискретных устройств рабочая программа дисциплины (модуля)

Специальность 23.05.05 СИСТЕМЫ ОБЕСПЕЧЕНИЯ ДВИЖЕНИЯ ПОЕЗДОВ
Специализация Телекоммуникационные системы и сети железнодорожного транспорта

Квалификация **инженер путей сообщения**

Форма обучения **очная**

Общая трудоемкость **3 ЗЕТ**

Виды контроля в семестрах:
зачеты с оценкой 5

Распределение часов дисциплины по семестрам

Семестр (<Курс>.<Семестр на курсе>)	5 (3.1)		Итого	
	уп	рп	уп	рп
Неделя	16 1/6			
Вид занятий	уп	рп	уп	рп
Лекции	32	32	32	32
Практические	16	16	16	16
Конт. ч. на аттест. в период ЭС	0,15	0,15	0,15	0,15
В том числе в форме практ.подготовки	16	16	16	16
Итого ауд.	48	48	48	48
Контактная работа	48,15	48,15	48,15	48,15
Сам. работа	51	51	51	51
Часы на контроль	8,85	8,85	8,85	8,85
Итого	108	108	108	108

Программу составил(и):
ст.преп., Шалаева Т.В.

Рабочая программа дисциплины
Теория дискретных устройств

разработана в соответствии с ФГОС ВО:

Федеральный государственный образовательный стандарт высшего образования - специалитет по специальности 23.05.05 Системы обеспечения движения поездов (приказ Минобрнауки России от 27.03.2018 г. № 217)

составлена на основании учебного плана: 23.05.05-25-4-СОДПт.pli.plx

Специальность 23.05.05 СИСТЕМЫ ОБЕСПЕЧЕНИЯ ДВИЖЕНИЯ ПОЕЗДОВ Направленность (профиль)
Телекоммуникационные системы и сети железнодорожного транспорта

Рабочая программа одобрена на заседании кафедры

Автоматика, телемеханика и связь на железнодорожном транспорте

Зав. кафедрой д.т.н. профессор Тарасов Е.М.

1. ЦЕЛИ ОСВОЕНИЯ ДИСЦИПЛИНЫ (МОДУЛЯ)

1.1	Целью освоения дисциплины, является изучение принципов работы схем дискретных устройств, характеристик объектов и систем автоматического управления, кодирования и декодирования сигналов, элементной базы (цифровых микросхем и микропроцессоров).
-----	-----------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------

2. МЕСТО ДИСЦИПЛИНЫ (МОДУЛЯ) В СТРУКТУРЕ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ

Цикл (раздел) ОП:	Б1.В.01
-------------------	---------

3. КОМПЕТЕНЦИИ ОБУЧАЮЩЕГОСЯ, ФОРМИРУЕМЫЕ В РЕЗУЛЬТАТЕ ОСВОЕНИЯ ДИСЦИПЛИНЫ (МОДУЛЯ)

ПК-1	Способен организовывать выполнение технологических процессов при эксплуатации, техническом обслуживании, монтаже и ремонте с учетом принципов обеспечения безопасности и надежности телекоммуникационных систем и сетей железнодорожного транспорта
ПК-1.2	Проводит анализ технического состояния элементов и устройств телекоммуникационных систем и сетей железнодорожного транспорта на основе инженерных расчетов параметров их работы
ПК-3	Разрабатывает проекты телекоммуникационных систем и сетей железнодорожного транспорта; технологических процессов производства, эксплуатации, технического обслуживания и ремонта телекоммуникационных систем и сетей железнодорожного транспорта
ПК-3.5	Разрабатывает схемотехнические решения элементов и устройств связи

В результате освоения дисциплины (модуля) обучающийся должен

3.1	Знать:
3.1.1	-основы теории дискретных устройств; классификацию и принципы функционирования дискретных устройств и их элементов;
3.1.2	-основные устройства и оборудование ЖАТ.
3.2	Уметь:
3.2.1	-применять прикладное программное обеспечение для решения практических задач, описывающие поведение реальных дискретных устройств;
3.2.2	-основные методы анализа и синтеза комбинационных логических схем и схем с памятью.
3.3	Владеть:
3.3.1	-навыками описания функционирования и получения показателей работы оборудования и получения показателей работы оборудования, устройств и систем ЖАТ;
3.3.2	-навыками использования формальных методов анализа ДУ по его схеме и синтеза ДУ по заданному алгоритму функционирования.

4. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

Код занятия	Наименование разделов и тем /вид занятия/	Семестр / Курс	Часов	Примечание
	Раздел 1. Общие вопросы минимизации			
1.1	Цели, задачи и содержание курса ТДУ. Рекомендуемая литература. Общие сведения о дискретных устройствах (ДУ). Классификация ДУ. Контактные и бесконтактные элементы дискретного действия. /Лек/	5	3	
1.2	Основные положения алгебры логики. Булевы переменные и булевы функции (БФ). Методы задания БФ. Булевы функции одной и двух переменных. /Лек/	5	3	
1.3	Основные законы и тождества алгебры логики. /Лек/	5	2	
1.4	Общие вопросы минимизации БФ. Импликанты. Минимизация БФ методом Квайна-Мак-Класки. /Лек/	5	3	
1.5	Геометрический метод минимизации. Минимизация БФ методом карт Карно. Минимизация не полностью определенных БФ. /Лек/	5	4	
1.6	Использование законов алгебры логики при построении ДУ. /Пр/	5	1	Практическая подготовка
1.7	Таблица истинности. Построение таблицы истинности для синтеза дешифратора. /Пр/	5	1	Практическая подготовка
1.8	Структурные формулы и функциональные схемы. /Пр/	5	2	Практическая подготовка
1.9	Минимизация БФ методом Квайна. /Пр/	5	2	Практическая подготовка
1.10	Минимизация БФ геометрическим методом и методом Карно. /Пр/	5	2	Практическая подготовка

1.11	Примеры ДУ. /Ср/	5	4	
1.12	Понятия о логических элементах. /Ср/	5	6	
Раздел 2. Синтез дискретных устройств				
2.1	Базис. Виды базисов. Этапы синтеза комбинационных ДУ. Синтез в базисе И, ИЛИ, НЕ. Построение комбинационных ДУ на контактных элементах /Лек/	5	4	
2.2	Реализация БФ на диодах. Диодные ДУ. Диодная матрица. /Лек/	5	2	
2.3	Реализация БФ на транзисторах. Интегральные логические элементы. Синтез комбинационных ДУ в базисах И-НЕ и ИЛИ-НЕ. Применение элементов И-ИЛИ-НЕ. /Лек/	5	4	
2.4	Кодирование и декодирование информации. Виды кодов. Шифраторы и дешифраторы. Основные типы дешифраторов. Преобразователи кодов. /Лек/	5	4	
2.5	Принципы построения ДУ с памятью. Способы анализа ДУ с памятью. Основы синтеза ДУ с памятью. /Лек/	5	3	
2.6	Построение логических автоматов на электромагнитных реле. /Пр/	5	2	Практическая подготовка
2.7	Построение логических автоматов на диодах. Построение диодной матрицы. /Пр/	5	2	Практическая подготовка
2.8	Построение логических автоматов в базисе И-НЕ. Построение логических автоматов в базисе ИЛИ-НЕ. /Пр/	5	2	Практическая подготовка
2.9	Построение логических автоматов в базисе И-ИЛИ-НЕ. /Пр/	5	2	Практическая подготовка
2.10	Построение логических элементов. /Ср/	5	3	
2.11	Синтез логического автомата в базисе И,ИЛИ,НЕ. /Ср/	5	6	
Раздел 3. Самостоятельная работа				
3.1	Подготовка к лекциям /Ср/	5	16	
3.2	Подготовка к практическим работам /Ср/	5	16	
Раздел 4. Контактные часы на аттестацию				
4.1	Зачет с оценкой /КЭ/	5	0,15	

5. ОЦЕНОЧНЫЕ МАТЕРИАЛЫ

Оценочные материалы для проведения промежуточной аттестации обучающихся приведены в приложении к рабочей программе дисциплины.

Формы и виды текущего контроля по дисциплине (модулю), виды заданий, критерии их оценивания, распределение баллов по видам текущего контроля разрабатываются преподавателем дисциплины с учетом ее специфики и доводятся до сведения обучающихся на первом учебном занятии.

Текущий контроль успеваемости осуществляется преподавателем дисциплины (модуля) в рамках контактной работы и самостоятельной работы обучающихся. Для фиксирования результатов текущего контроля может использоваться ЭИОС.

6. УЧЕБНО-МЕТОДИЧЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

6.1. Рекомендуемая литература

6.1.1. Основная литература

	Авторы, составители	Заглавие	Издательство, год	Эл. адрес
Л1.1	Сапожников В. В., Сапожников Вл. В., Ефанов Д. В.	Теория дискретных устройств железнодорожной автоматики, телемеханики и связи: учебник для специалистов	Москва: УМЦ по образованию на железнодорожном транспорте, 2016	https://umcздт.ru/books/

6.1.2. Дополнительная литература				
	Авторы, составители	Заглавие	Издательство, год	Эл. адрес
Л2.1	Сапожников В.В., Сапожников Вл.В., Ефанов Д.В.	Теория дискретных устройств железнодорожной автоматики, телемеханики и связи: учебник	Учебно-методический центр по образованию на железнодорожном транспорте, 2016	https://umczdt.ru/books/
6.2 Информационные технологии, используемые при осуществлении образовательного процесса по дисциплине (модулю)				
6.2.1 Перечень лицензионного и свободно распространяемого программного обеспечения				
6.2.1.1	Пакет Microsoft Office			
6.2.1.2	Scilab			
6.2.2 Перечень профессиональных баз данных и информационных справочных систем				
6.2.2.1	База данных Росстандарта – https://www.gost.ru/portal/gost/			
6.2.2.2	База данных Государственных стандартов – http://gostexpert.ru/			
6.2.2.3	База данных «Железнодорожные перевозки» – https://cargo-report.info/			
6.2.2.4	Информационно справочная система Консультант плюс – http://www.consultant.ru			
6.2.2.5	Информационно-правовой портал Гарант – http://www.garant.ru			
7. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)				
7.1	Учебные аудитории для проведения занятий лекционного типа, укомплектованные специализированной мебелью и техническими средствами обучения: мультимедийное оборудование для предоставления учебной информации большой аудитории и/или звукоусиливающее оборудование (стационарное или переносное).			
7.2	Учебные аудитории для проведения занятий семинарского типа, групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации, укомплектованные специализированной мебелью и техническими средствами обучения: мультимедийное оборудование и/или звукоусиливающее оборудование (стационарное или переносное)			
7.3	Помещения для самостоятельной работы, оснащенные компьютерной техникой с возможностью подключения к сети "Интернет" и обеспечением доступа в электронную информационно-образовательную среду университета.			
7.4	Помещения для хранения и профилактического обслуживания учебного оборудования.			

**ОЦЕНОЧНЫЕ МАТЕРИАЛЫ ДЛЯ ПРОМЕЖУТОЧНОЙ
АТТЕСТАЦИИ
ПО ДИСЦИПЛИНЕ (МОДУЛЮ)**

Теория дискретных устройств

(наименование дисциплины(модуля))

Направление подготовки / специальность

23.05.05 Системы обеспечения движения поездов

(код и наименование)

Направленность (профиль)/специализация

Телекоммуникационные системы и сети железнодорожного транспорта

(наименование)

1. Пояснительная записка

Цель промежуточной аттестации – оценивание промежуточных и окончательных результатов обучения по дисциплине, обеспечивающих достижение планируемых результатов освоения образовательной программы.

Формы промежуточной аттестации: зачет с оценкой в 5 семестре.

Перечень компетенций, формируемых в процессе освоения дисциплины

Код и наименование компетенции	Код индикатора достижения компетенции
ПК-1 Способен организовывать выполнение технологических процессов при эксплуатации, техническом обслуживании, монтаже и ремонте с учетом принципов обеспечения безопасности и надежности телекоммуникационных систем и сетей железнодорожного транспорта	ПК-1.2 Проводит анализ технического состояния элементов и устройств телекоммуникационных систем и сетей железнодорожного транспорта на основе инженерных расчетов параметров их работы
ПК-3 Разрабатывает проекты телекоммуникационных систем и сетей железнодорожного транспорта; технологических процессов производства, эксплуатации, технического обслуживания и ремонта телекоммуникационных систем и сетей железнодорожного транспорта	ПК-3.5 Разрабатывает схемотехнические решения элементов и устройств связи

Результаты обучения по дисциплине, соотнесенные с планируемыми результатами освоения образовательной программы

Код и наименование индикатора достижения компетенции	Результаты обучения по дисциплине	Оценочные материалы (семестр 5)
ПК-1.2 Проводит анализ технического состояния элементов и устройств телекоммуникационных систем и сетей железнодорожного транспорта на основе инженерных расчетов параметров их работы	Обучающийся знает: -основы теории дискретных устройств; классификацию и принципы функционирования дискретных устройств и их элементов.	Задания(1 - 24)
	Обучающийся умеет-применять прикладное программное обеспечение для решения практических задач, описывающие поведение реальных дискретных устройств.	Задания (1 - 4)
	Обучающийся владеет: -навыками описания функционирования и получения показателей работы оборудования и получения показателей работы оборудования , устройств и систем ЖАТ.	Задания (1 - 4)
ПК-3.5 Разрабатывает схемотехнические решения элементов и устройств связи	Обучающийся знает: -основные устройства и оборудование ЖАТ.	Задания(1 - 20)
	Обучающийся умеет: -основные методы анализа и синтеза комбинационных логических схем и схем с памятью.	Задания (1 - 6)
	Обучающийся владеет: -навыками использования формальных методов	Задания (1 - 6)

	анализа ДУ по его схеме и синтеза ДУ по заданному алгоритму функционирования.	
--	-------------------------------------------------------------------------------	--

Промежуточная аттестация (зачет с оценкой) проводится в одной из следующих форм:

- 1) собеседование;
- 2) выполнение заданий в ЭИОС Университета.

2. Типовые контрольные задания или иные материалы для оценки знаний, умений, навыков и (или) опыта деятельности, характеризующих уровень сформированности компетенций

2.1 Типовые вопросы (тестовые задания) для оценки знаниевого образовательного результата

Проверяемый образовательный результат:

Код и наименование индикатора достижения компетенции	Образовательный результат
ПК-1.2 Проводит анализ технического состояния элементов и устройств телекоммуникационных систем и сетей железнодорожного транспорта на основе инженерных расчетов параметров их работы	Обучающийся знает: -основы теории дискретных устройств; классификацию и принципы функционирования дискретных устройств и их элементов; -основные устройства и оборудование ЖАТ.
<p>1. Указать значения следующих функций, если $a = 0; b = 1; c = 0; d = 1$</p> <p>а) $\overline{a \vee b \vee c \vee d} =$</p> <p>б) $\overline{ab \vee acd} =$</p> <p>в) $((\overline{ac} \vee \overline{bd})) bc =$</p>	<p>Указать значения следующих функций, если $a = 0; b = 1; c = 0; d = 1$.</p> <p>а) $\overline{ab \vee cd} =$</p> <p>б) $\overline{ab \vee \overline{cd}} =$</p> <p>в) $((\overline{ab} \vee \overline{cd})) \downarrow bc =$</p>
<p>3. Указать значения следующих функций, если $a = 0; b = 1; c = 1; d = 1$</p> <p>а) $\overline{a \vee b \vee cd} =$</p> <p>б) $\overline{ab \vee acd} =$</p> <p>в) $((\overline{ab} \vee \overline{cd})) ac =$</p>	

Указать значения следующих функций, если $a = 1$; $b = 0$; $c = 1$; $d = 0$.

а) $a \downarrow bcd =$

б) $\overline{ab \downarrow acd} =$

4. в) $((\overline{ac} \vee \overline{bd})) \downarrow bc =$

Указать значения следующих функций, если $a = 0$; $b = 1$; $c = 0$; $d = 1$.

а) $a \vee bcd =$

б) $ab \downarrow acd =$

5. в) $((ac \vee bd)) \downarrow \overline{bc} =$

Какое из выражений верно?

а) $\overline{ad} \vee ad \vee abcd = abcd$

б) $a \vee abcd \vee d = a \vee d$

в) $(b \downarrow c)ac = ab\overline{c}$

6. г) $\overline{bcd} = \overline{b}\overline{c}\overline{d}$

Какое из выражений верно?

а) $\overline{ad} \vee a\overline{d} \vee bcd = \overline{d}$

б) $a \vee bc \vee ac = abc$

в) $(a \vee b)\overline{ab} = 1$

7. г) $cd = \overline{c} \vee \overline{d}$

Какое из выражений верно?

а) $\overline{cd} \vee cd \vee bcd = bcd$

б) $a \vee bc \vee ac = a \vee bc$

в) $(a \vee b)\overline{ab} = ab$

8. г) $\overline{ad} = \overline{d} \vee a$

Какое из выражений верно?

а) $\overline{ab} \vee ab \vee abcd = ab$

б) $a \vee abcd \vee d = a \vee d$

в) $(b \downarrow c)ac = abc$

9. г) $\overline{bcd} = \overline{b} \vee \overline{c} \vee \overline{d}$

Какое из выражений верно?

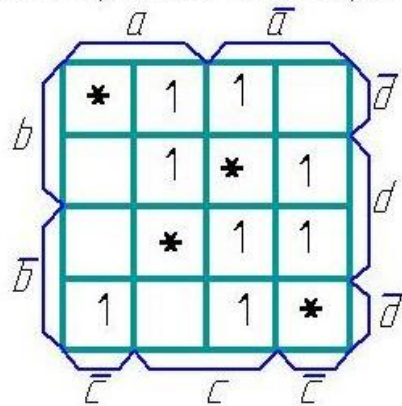
a) $\bar{a}c \vee ac \vee abcd = c$

б) $a \vee abcd \vee d = abcd$

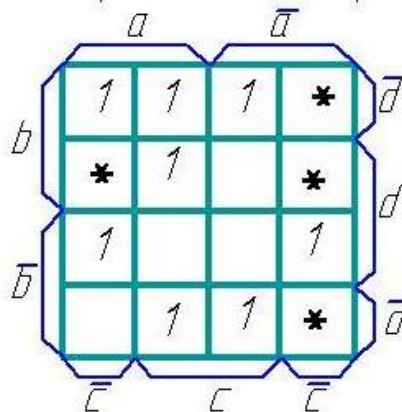
в) $(b \vee c) \vee b\bar{c} = \bar{c}$

10. г) $\overline{bcd} = b \vee c \vee d$

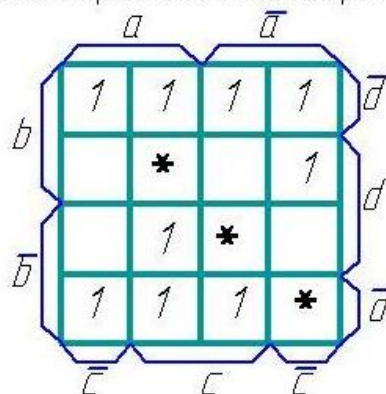
Минимизировать БФ методом Карно:



11. Минимизировать БФ методом Карно:

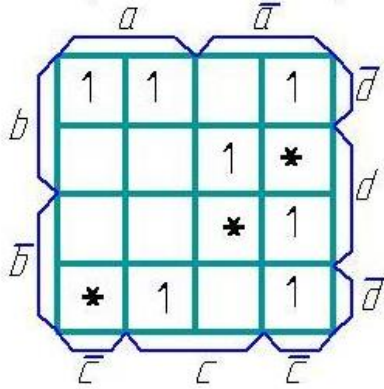


12. Минимизировать БФ методом Карно:



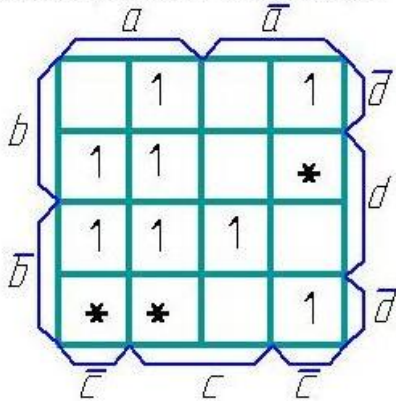
13.

Минимизировать БФ методом Карно:



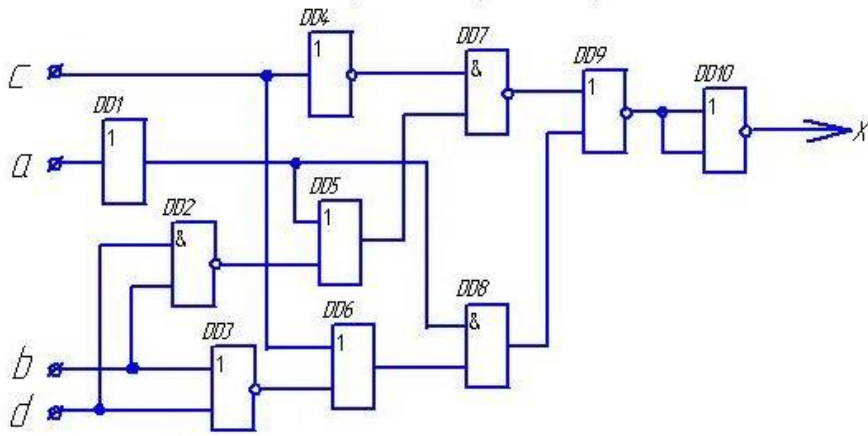
14.

Минимизировать БФ методом Карно:



15.

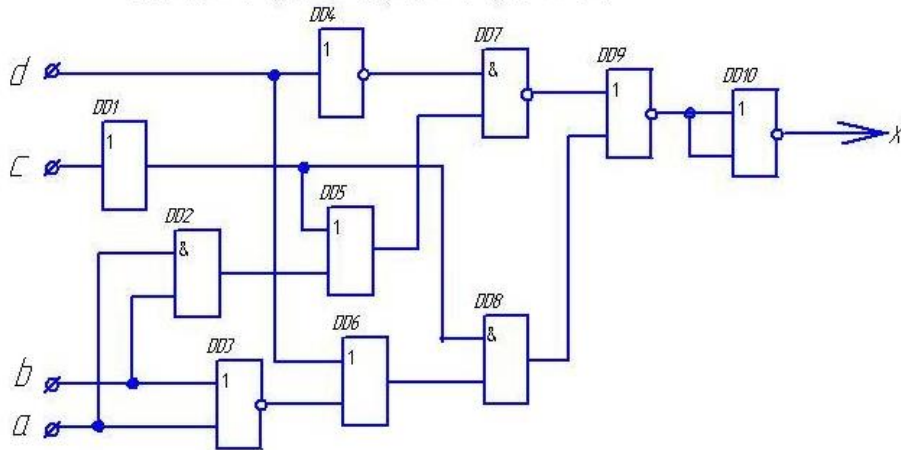
определить значения выходных сигналов на выходе каждого элемента и всей схемы, если $a = 1; b = 0; c = 0; d = 0$.



16.

определить значения выходных сигналов на выходе каждого элемента и всей схемы.

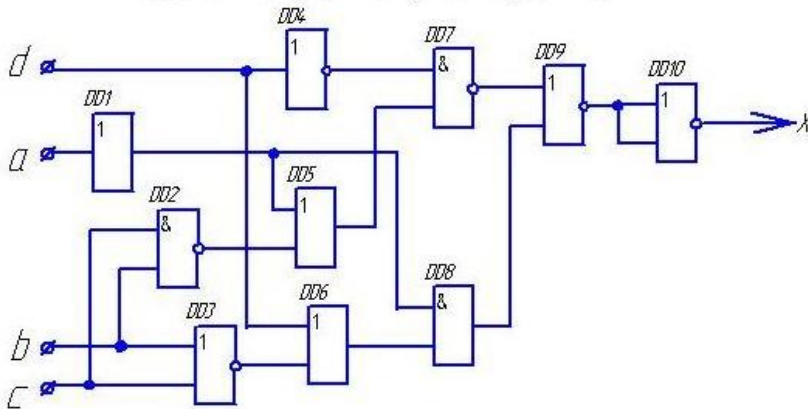
если $a = 1$; $b = 0$; $c = 1$; $d = 0$.



17.

в) определить значения выходных сигналов на выходе каждого элемента и всей схемы.

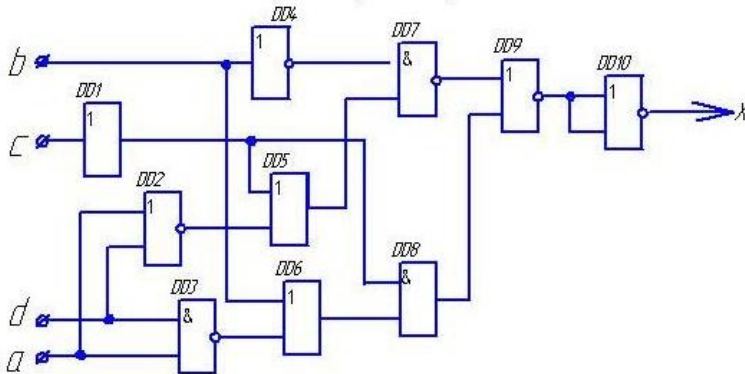
если $a = 1$; $b = 0$; $c = 0$; $d = 0$.



18.

определить значения выходных сигналов на выходе каждого элемента и всей схемы.

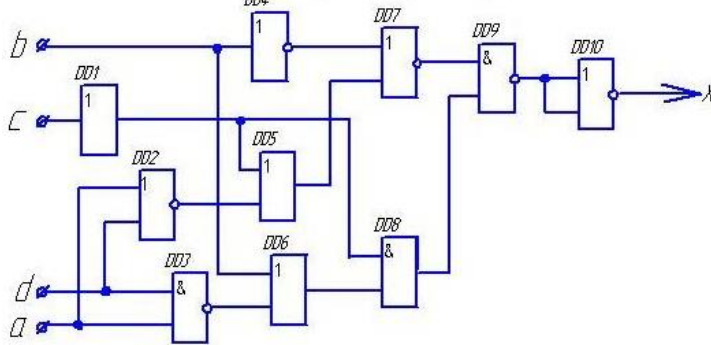
если $a = 1$; $b = 1$; $c = 0$; $d = 0$.



19.

в) определить значения выходных сигналов на выходе каждого элемента и всей схемы.

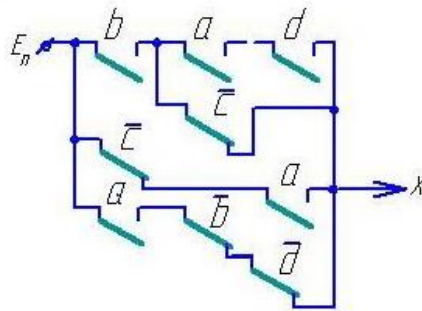
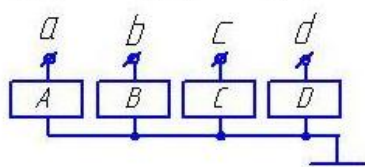
если $a = 0; b = 0; c = 1; d = 0$.



20.

Чему равно значение выходного сигнала X при указанных значениях входных сигналов?

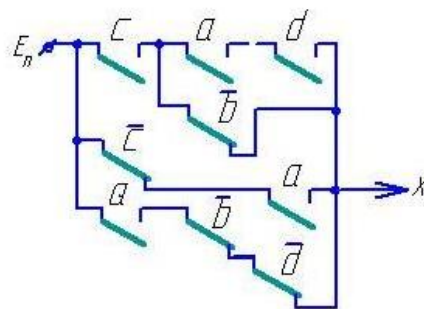
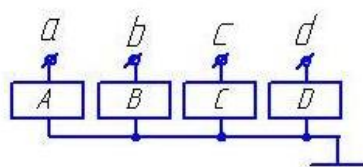
$a=1 \quad b=0 \quad c=1 \quad d=0$



21.

Чему равно значение выходного сигнала X при указанных значениях входных сигналов?

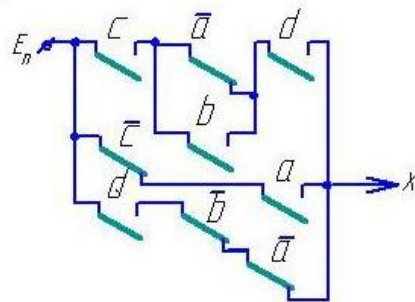
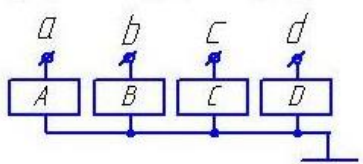
$a=1 \quad b=0 \quad c=0 \quad d=0$



22.

Чему равно значение выходного сигнала X при указанных значениях входных сигналов?

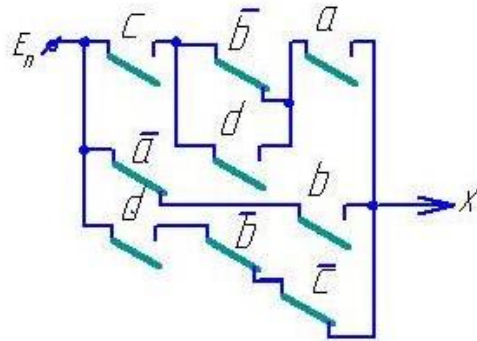
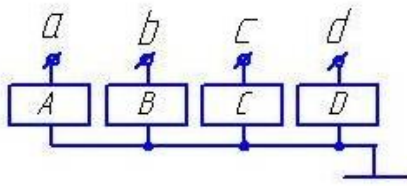
$a=0 \quad b=0 \quad c=0 \quad d=1$



23.

Чему равно значение выходного сигнала X при указанных значениях входных сигналов:

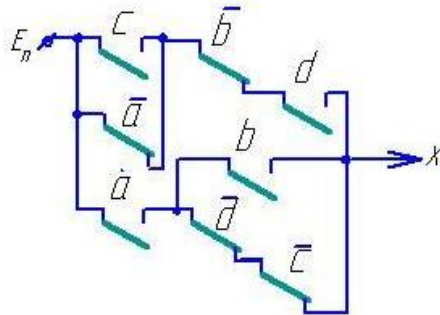
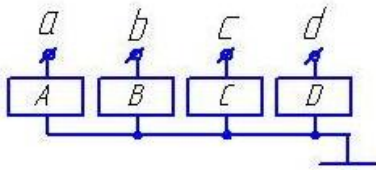
$$a=0 \quad b=0 \quad c=1 \quad d=1$$



24.

Чему равно значение выходного сигнала X при указанных значениях входных сигналов:

$$a=1 \quad b=0 \quad c=1 \quad d=0$$



25.

Тест 1. В представленных ниже таблицах истинности заданы логические функции комбинационных автоматов. Указать таблицу истинности, соответствующую функции

$$y = x_1 \cdot \overline{x_2} \cdot x_3$$

А)

x3	x2	x1	y
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	0

Б)

x3	x2	x1	y
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	0

С)

x3	x2	x1	y
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	0

Д)

x3	x2	x1	y
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	0

Тест 2. В представленных ниже таблицах Карно заданы логические функции комбинационных автоматов. Указать таблицу Карно, соответствующую функции

$$y = x_1 + \overline{x_2} + x_3$$

А)

	x2	$\overline{x_2}$		
	1	1	1	1
	0	1	1	0
x3	$\overline{x_3}$	x3		

Б)

	x2	$\overline{x_2}$		
x1	1	1	1	1
$\overline{x_1}$	1	0	1	1
x3	$\overline{x_3}$	x3		

С)

	x2	$\overline{x_2}$		
x1	1	1	1	1
$\overline{x_1}$	1	0	0	1
x3	$\overline{x_3}$	x3		

Д)

	x2	$\overline{x_2}$		
x1	0	1	1	1
$\overline{x_1}$	1	1	1	1
x3	$\overline{x_3}$	x3		

Тест 3. СДНФ функции алгебры логики У задана представленной ниже таблицей Карно. Указать вид, который примет ФАЛ после ее минимизации с использованием диаграмм Вейча.

$$a) y = \overline{x1} \cdot x2 + x1 \cdot \overline{x2}$$

$$б) y = x1 \cdot x2 + \overline{x1} \cdot \overline{x2}$$

$$в) y = x1 \cdot x3 + \overline{x1} \cdot \overline{x3}$$

$$г) y = x2 \cdot x3 + \overline{x2} \cdot \overline{x3}$$

$x2$		$\overline{x2}$		
0	0	1	1	$x1$
1	1	0	0	$\overline{x1}$
$x3$	$\overline{x3}$	$x3$		

Тест 4. Указать вид ФАЛ $y = x1 + \overline{x3} \cdot x2$ после представления ее в базисе И-НЕ.

а) $x1 \cdot x2 \cdot x3$; б) $\overline{\overline{\overline{x1 \cdot x3 \cdot x2}}}$; в) $\overline{x1 \cdot \overline{\overline{x2 \cdot x3}}}$; г) $\overline{\overline{x1 \cdot x2 \cdot x3}}$

Тест 5. При поступлении на вход автомата Мили с использованием двух элементов памяти (RS триггеров) сигнала $x = 0$ автомат из состояния ($Q2 = 1, Q1 = 0$) перешел в состояние ($Q2 = 0, Q1 = 1$). Показать, какие из приведенных ниже сигналов управления триггерами вызвало данное изменение состояний автомата.

а) $S2 = 0; S1 = 1; R2 = 1; R1 = 0$; б) $S2 = 1; S1 = 1; R2 = 0; R1 = 0$;

в) $S2 = 1; S1 = 0; R2 = 0; R1 = 1$; г) $S2 = 1; S1 = 0; R2 = 0; R1 = \sim$;

Вариант 01

Тест 1. В представленных ниже таблицах истинности заданы логические функции комбинационных автоматов. Указать таблицу истинности, соответствующую функции

$$y = x_1 + \overline{x_2} \cdot x_3$$

А)

X3	X2	X1	Y
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	0

Б)

X3	X2	X1	Y
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	0
1	0	1	0
1	1	0	0
1	1	1	0

С)

X3	X2	X1	Y
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	1
1	0	1	1
1	1	0	0
1	1	1	0

Д)

X3	X2	X1	Y
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	1

Тест 2. В представленных ниже таблицах Карно заданы логические функции комбинационных автоматов. Указать таблицу Карно, соответствующую функции

$$y = x_1 \cdot \overline{x_2} + x_3$$

А)

x2	$\overline{x_2}$	x3	$\overline{x_3}$
1	1	1	1
0	1	1	0

Б)

x2	$\overline{x_2}$	x3	$\overline{x_3}$
1	1	1	1
1	0	1	1

С)

x2	$\overline{x_2}$	x3	$\overline{x_3}$
1	0	1	1
1	0	0	1

Д)

x2	$\overline{x_2}$	x3	$\overline{x_3}$
0	1	1	1
1	1	1	1

Тест 3. СДНФ функции алгебры логики У задана представленной ниже таблицей Карно. Указать вид, который примет ФАЛ после ее минимизации с использованием диаграмм Вейча.

$$\text{а) } Y = \overline{x_1} \cdot x_2 + x_1 \cdot \overline{x_2}$$

$$\text{б) } Y = x_1 \cdot x_2 + \overline{x_1} \cdot \overline{x_2}$$

$$\text{в) } Y = x_1 \cdot x_3 + \overline{x_1} \cdot \overline{x_3}$$

$$\text{г) } Y = x_2 \cdot x_3 + \overline{x_2} \cdot \overline{x_3}$$

x_2		$\overline{x_2}$		
1	1	0	0	x_1
0	0	1	1	$\overline{x_1}$
x_3	$\overline{x_3}$	x_3		

Тест 4. Указать вид ФАЛ $y = x_1 \cdot \overline{x_3} + x_2$ после представления ее в базисе И-НЕ.

а) $x_1 \cdot x_2 \cdot x_3$; б) $\overline{\overline{\overline{x_2 \cdot x_3 \cdot x_1}}}$; в) $\overline{x_1 \cdot \overline{\overline{x_2 \cdot x_3}}}$; г) $\overline{x_1 \cdot \overline{x_2} \cdot x_3}$

Тест 5. При поступлении на вход автомата Мили с использованием двух элементов памяти (RS триггеров) сигнала $x = 0$ автомат из состояния ($Q_2 = 1, Q_1 = 0$) перешел в состояние ($Q_2 = 1, Q_1 = 1$). Показать, какие из приведенных ниже сигналов управления триггерами вызвало данное изменение состояний автомата.

а) $S_2 = \sim; S_1 = 1; R_2 = 0; R_1 = 0$; б) $S_2 = 1; S_1 = 1; R_2 = 0; R_1 = 0$;

в) $S_2 = 1; S_1 = 0; R_2 = 0; R_1 = 1$; г) $S_2 = 1; S_1 = 0; R_2 = 0; R_1 = \sim$;

Вариант 02

Тест 1. В представленных ниже таблицах истинности заданы логические функции комбинационных автоматов. Указать таблицу истинности, соответствующую функции

$$y = x_3 + \overline{x_2} \cdot x_1$$

А)

x3	x2	x1	y
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	1

Б)

x3	x2	x1	y
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	0

С)

x3	x2	x1	y
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	0

Д)

x3	x2	x1	y
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	1

Тест 2. В представленных ниже таблицах Карно заданы логические функции комбинационных автоматов. Указать таблицу Карно, соответствующую функции

$$y = x_1 \cdot \overline{x_2} + \overline{x_3}$$

А)

x2	$\overline{x_2}$	x3	$\overline{x_3}$
1	1	1	1
0	1	1	0

Б)

x2	$\overline{x_2}$	x3	$\overline{x_3}$
0	1	1	1
0	1	1	0

С)

x2	$\overline{x_2}$	x3	$\overline{x_3}$
1	0	1	1
1	0	0	1

Д)

x2	$\overline{x_2}$	x3	$\overline{x_3}$
0	1	1	1
1	1	1	1

Тест 3. СДНФ функции алгебры логики У задана представленной ниже таблицей Карно. Указать вид, который примет ФАЛ после ее минимизации с использованием диаграмм Вейча.

$$\text{a) } Y = \overline{x_1} \cdot x_2 + x_1 \cdot \overline{x_2}$$

$$\text{б) } Y = x_1 \cdot x_2 + \overline{x_1} \cdot \overline{x_2}$$

$$\text{в) } Y = x_1 \cdot x_3 + \overline{x_1} \cdot \overline{x_3}$$

$$\text{г) } Y = x_2 \cdot \overline{x_3} + \overline{x_2} \cdot x_3$$

x_2		$\overline{x_2}$		
0	1	0	1	x_1
0	1	0	1	$\overline{x_1}$
x_3	$\overline{x_3}$		x_3	

Тест 4. Указать вид ФАЛ $y = x_1 \cdot \overline{x_3} + \overline{x_2}$ после представления ее в базисе И-НЕ.

а) $x_1 \cdot x_2 \cdot x_3$; б) $\overline{\overline{\overline{x_2 \cdot x_3 \cdot x_1}}}$; в) $\overline{\overline{\overline{x_1 \cdot x_2 \cdot x_3}}}$; г) $\overline{\overline{\overline{x_1 \cdot x_3 \cdot x_2}}}$

Тест 5. При поступлении на вход автомата Мили с использованием двух элементов памяти (RS триггеров) сигнала $x = 0$ автомат из состояния ($Q_2 = 1, Q_1 = 0$) перешел в состояние ($Q_2 = 1, Q_1 = 0$). Показать, какие из приведенных ниже сигналов управления триггерами вызвало данное изменение состояний автомата.

а) $S_2 = 1; S_1 = 1; R_2 = 0; R_1 = 0$; б) $S_2 = \sim; S_1 = 0; R_2 = 0; R_1 = \sim$;

в) $S_2 = 1; S_1 = 0; R_2 = 0; R_1 = 1$; г) $S_2 = 1; S_1 = 0; R_2 = 0; R_1 = \sim$;

Тест 1. В представленных ниже таблицах истинности заданы логические функции комбинационных автоматов. Указать таблицу истинности, соответствующую функции

Вариант 03

$$y = \overline{x_1} + \overline{x_2} + \overline{x_3}$$

А)

x3	x2	x1	y
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	0

Б)

x3	x2	x1	y
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	0

С)

x3	x2	x1	y
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	0

Д)

x3	x2	x1	y
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	1

Тест 2. В представленных ниже таблицах Карно заданы логические функции комбинационных автоматов. Указать таблицу Карно, соответствующую функции

$$y = \overline{x_1} \cdot \overline{x_2} + x_3$$

А)

x2	$\overline{x_2}$	x3	$\overline{x_3}$
1	1	1	1
0	1	1	0

Б)

x2	$\overline{x_2}$	x3	$\overline{x_3}$
1	1	1	1
1	0	1	1

С)

x2	$\overline{x_2}$	x3	$\overline{x_3}$
1	0	0	1
1	0	1	1

Д)

x2	$\overline{x_2}$	x3	$\overline{x_3}$
0	1	1	1
1	1	1	0

Тест 3. СДНФ функции алгебры логики У задана представленной ниже таблицей Карно. Указать вид, который примет ФАЛ после ее минимизации с использованием диаграмм Вейча.

$$а) Y = \overline{x1} \cdot x2 + x1 \cdot \overline{x2}$$

$$б) Y = x1 \cdot x2 + \overline{x1} \cdot \overline{x2} + x3$$

$$в) Y = x1 \cdot x3 + \overline{x1} \cdot \overline{x3}$$

$$г) Y = x2 \cdot x3 + \overline{x2} \cdot \overline{x3}$$

$x2$		$\overline{x2}$		
1	1	0	1	$x1$
1	0	1	1	$\overline{x1}$
$x3$	$\overline{x3}$	$x3$		

Тест 4. Указать вид ФАЛ $y = x1 \cdot x2 \cdot x3$ после представления ее в базе И-НЕ.

а) $x1 \cdot x2 \cdot x3$; б) $\overline{\overline{x1 \cdot x2 \cdot x3}}$; в) $\overline{x1 \cdot \overline{\overline{x2 \cdot x3}}}$; г) $\overline{x1 \cdot \overline{\overline{x2 \cdot x3}}}$

Тест 5. При поступлении на вход автомата Мили с использованием двух элементов памяти (RS триггеров) сигнала $x = 0$ автомат из состояния ($Q2 = 1, Q1 = 0$) перешел в состояние ($Q2 = 0, Q1 = 0$). Показать, какие из приведенных ниже сигналов управления триггерами вызвало данное изменение состояний автомата.

а) $S2 = 1; S1 = 1; R2 = 0; R1 = 0$; б) $S2 = \sim; S1 = 0; R2 = 0; R1 = \sim$;

в) $S2 = 1; S1 = 0; R2 = 0; R1 = 1$; г) $S2 = 0; S1 = 0; R2 = 1; R1 = \sim$;

2.2 Типовые задания для оценки навыкового образовательного результата

Проверяемый образовательный результат:

Код и наименование индикатора достижения компетенции	Образовательный результат
ПК-1.2 Проводит анализ технического состояния элементов и устройств телекоммуникационных систем и сетей железнодорожного транспорта на основе инженерных расчетов параметров их работы	Обучающийся умеет: применять прикладное программное обеспечение для решения практических задач, описывающие поведение реальных дискретных устройств; - по результатам абстрактного и структурного анализа осуществлять выбор физических дискретных элементов с целью промышленного синтеза дискретного устройства, реализующего требуемые логические функции.
1) Составить таблицу истинности дискретного устройства. 2) По таблице истинности дискретного устройства минимизировать логическое выражение его выхода. 3) Минимизировать БФ шести переменных с помощью карт Карно. 4) Найти аналитически минимальную дизъюнктивную нормальную форму БФ шести переменных	
ПК-1.2 Проводит анализ технического состояния элементов и устройств телекоммуникационных систем и сетей железнодорожного транспорта на основе инженерных расчетов параметров их работы	Обучающийся владеет: - основами проектирования безопасных логических устройств автоматики дискретного действия.
1) Выполнить анализ релейно-контактной схемы логического автомата. 2) Выполнить анализ схемы логического автомата, построенной на диодах. 3) Выполнить анализ схемы логического автомата, построенной на транзисторах. 4) Выполнить анализ схемы логического автомата, построенной на элементах «И-НЕ».	

Код и наименование индикатора достижения компетенции	Образовательный результат
ПК-3.5 Разрабатывает схемотехнические решения элементов и устройств связи	Обучающийся умеет: - составлять структурные формулы дискретных устройств автоматики и осуществлять их преобразование с использованием различных базисов; - производить минимизацию функций алгебры логики, заданных в совершенных нормальных формах..
	1) Представить логическую функцию шести аргументов в базисе «ИЛИ-НЕ». 2) Представить логическую функцию шести аргументов в базисе «И-НЕ». 3) Составить функциональную схему на логических элементах в базисе «И,ИЛИ,НЕ», реализующую БФ шести переменных. 4) Составить схему на элементах «ИЛИ-НЕ», реализующую БФ шести переменных. 5) Составить диодную схему, реализующую БФ шести переменных, в виде диодной матрицы. 6) Составить логическую схему в базисе «И-НЕ», реализующую БФ шести переменных..
ПК-3.5 Разрабатывает схемотехнические решения элементов и устройств связи	Обучающийся владеет: - разработки простых математических моделей дискретных устройств при заданных допущениях и ограничениях - методами математического описания физических явлений и процессов, определяющих принципы работы различных технических устройств.
	1) Выполнить синтез логического автомата и построить его схему на логических элементах базиса «И,ИЛИ,НЕ». 2) Выполнить синтез логического автомата и построить его схему на логических элементах базиса «И-НЕ». 3) Выполнить синтез логического автомата и построить его схему на логических элементах базиса «ИЛИ-НЕ». 4) Выполнить синтез логического автомата и построить его схему на логических элементах базиса «И-ИЛИ-НЕ». 5) Выполнить синтез логического автомата и построить его схему на релейных элементах. 6) Выполнить синтез логического автомата и построить его схему на диодах в виде диодной матрицы.

2.3. Перечень вопросов для подготовки обучающихся к промежуточной аттестации

1. Релейные элементы (РЭ) и устройства. Логические элементы (ЛЭ).
2. Какие устройства называются дискретными (ДУ)? Классификация ДУ.
3. Контактные и бесконтактные РЭ.
4. Основные положения алгебры логики. Булевы переменные и булевы функции (БФ).

Методы задания БФ.

5. Табличный метод задания БФ. Что такое набор? Как определить количество наборов и количество БФ для n-переменных? Какие наборы называются соседними?

6. Условные графические обозначение ЛЭ на схемах.
7. БФ одной переменной и их техническая реализация.
8. Конъюнкция и дизъюнкция. Их схемная реализация на контактах.
9. Конъюнкция и дизъюнкция. Их схемная реализация на диодах.
10. Конъюнкция и дизъюнкция. Их схемная реализация на транзисторах.
11. Штрих Шеффера и стрелка Пирса. Их схемная реализация на контактах.
12. Штрих Шеффера и стрелка Пирса. Их схемная реализация на транзисторах.
13. Основные законы и тождества алгебры логики.
14. Различные формы записи БФ. Что такое минимизация БФ?
15. Понятия “импликанта” и “конституента”.
16. Правило перехода от табличного задания БФ к аналитическому. Совершенная

ДНФ (СДНФ).

17. Метод Квайна. Основные законы булевой алгебры, используемые при минимизации.

18. Полная и приведенная система импликант.
19. Сокращенная ДНФ, тупиковая ДНФ и минимальная ДНФ (МДНФ).
20. Импликантная таблица.

21. Геометрический метод. Его связь с методом Квайна.
22. Метод Карно. Его связь с геометрическим методом и методом Квайна.
23. Что такое правильная конфигурация и ее мера. Доопределение не полностью определенных БФ.
24. Структурные формулы и функциональные схемы.

3. Методические материалы, определяющие процедуру и критерии оценивания сформированности компетенций при проведении промежуточной аттестации

Критерии формирования оценок по ответам на вопросы, выполнению тестовых заданий

- оценка **«отлично»** выставляется обучающемуся, если количество правильных ответов на вопросы составляет 100 – 90% от общего объема заданных вопросов;
- оценка **«хорошо»** выставляется обучающемуся, если количество правильных ответов на вопросы – 89 – 76% от общего объема заданных вопросов;
- оценка **«удовлетворительно»** выставляется обучающемуся, если количество правильных ответов на тестовые вопросы – 75–60 % от общего объема заданных вопросов;
- оценка **«неудовлетворительно»** выставляется обучающемуся, если количество правильных ответов – менее 60% от общего объема заданных вопросов.

Критерии формирования оценок по результатам выполнения заданий

«Отлично/зачтено» – ставится за работу, выполненную полностью без ошибок и недочетов.

«Хорошо/зачтено» – ставится за работу, выполненную полностью, но при наличии в ней не более одной негрубой ошибки и одного недочета, не более трех недочетов.

«Удовлетворительно/зачтено» – ставится за работу, если обучающийся правильно выполнил не менее 2/3 всей работы или допустил не более одной грубой ошибки и двух недочетов, не более одной грубой и одной негрубой ошибки, не более трех негрубых ошибок, одной негрубой ошибки и двух недочетов.

«Неудовлетворительно/не зачтено» – ставится за работу, если число ошибок и недочетов превысило норму для оценки «удовлетворительно» или правильно выполнено менее 2/3 всей работы.

Виды ошибок:

- *грубые ошибки: незнание основных понятий, правил, норм; незнание приемов решения задач; ошибки, показывающие неправильное понимание условия предложенного задания.*

- *негрубые ошибки: неточности формулировок, определений; нерациональный выбор хода решения.*

- *недочеты: нерациональные приемы выполнения задания; отдельные погрешности в формулировке выводов; небрежное выполнение задания.*

Критерии формирования оценок по зачету с оценкой

«Отлично/зачтено» – ставится за работу, выполненную полностью без ошибок и недочетов.

«Хорошо/зачтено» – ставится за работу, выполненную полностью, но при наличии в ней не более одной негрубой ошибки и одного недочета, не более трех недочетов.

«Удовлетворительно/зачтено» – ставится за работу, если обучающийся правильно выполнил не менее 2/3 всей работы или допустил не более одной грубой ошибки и двух недочетов, не более одной грубой и одной негрубой ошибки, не более трех негрубых ошибок, одной негрубой ошибки и двух недочетов.

«Неудовлетворительно/не зачтено» – ставится за работу, если число ошибок и недочетов превысило норму для оценки «удовлетворительно» или правильно выполнено менее 2/3 всей работы.